

Escuela de Nacional Verano, 4-8 de septiembre, 2023
 Microtecnología, Arquitectura de Computadoras y Sistemas,
 para el diseño de Chips semiconductores

Programa	lunes	martes		miércoles	jueves	viernes		Sedes
		Actividad común					Actividad común	
		9:00 9:30	9:30 10:30				14:30 15:30	
QUARTUS: una plataforma de Diseño usando FPGAs y verilog	10:00 14:00	Bienvenida Inauguración	Conferencia	10:30 14:00	10:00 14:00	10:00 14:00	10:00 14:00	CIC E1
Arquitectura y Diseño de Procesadores	10:00 14:00			10:30 14:00	10:00 14:00	10:00 14:00	10:00 14:00	ESCOM Lab-3013
QEMU: una plataforma para el desarrollo de Sistemas Operativos Linux	16:00 20:00			16:00 20:00	16:00 20:00	16:00 20:00	16:00 20:00	ESCOM Lab-3013
UVM: Metodología de Verificación Universal	10:00 14:00			10:30 14:00	10:00 14:00	10:00 14:00	10:00 14:00	CIC E2
CADENCE: Una herramienta avanzada para el diseño de Chips (flujo analógico)	16:00 20:00			16:00 20:00	16:00 20:00	16:00 20:00	16:00 20:00	CIC E1
Diseño de Circuitos VSLI usando software libre	10:00 14:00			10:30 14:00	10:00 14:00	10:00 14:00	10:00 14:00	CIDETEC CC1
Fundamentos de Fabricación de Circuitos Integrados	10:00 14:00			10:30 14:00	10:00 14:00	10:00 14:00	10:00 14:00	ESCOM Lab-3013
				Auditorio ESCOM				

www.lagarto.ipn.mx

Pulse aquí para [REGISTRO](#)

